

Environnement et méthodologie de développement SDSoC

1 jour

OBJECTIFS

- Quiconque désirant ajouter une accélération matérielle à un système logiciel devrait suivre cette formation.
 - Identifier les fonctions candidates à l'accélération matérielle en utilisant l'outil de profilage (TCF)
 - Utilisez les capacités de debug système pour analyser le déroulement du programme, examiner la mémoire et les variables
 - Déplacer les fonctions logicielles dans le matériel et estimer les gains de performance sur la fonction et au niveau système
 - Définir les options pour améliorer les performances d'un accélérateur et sur l'ensemble du système



PRÉREQUIS

- Connaissance en C ou C++
- Bonne connaissance des outils Xilinx™ Vivado® HLS, Vivado® Design Suite et SDK
- Compréhension de l'architecture Zynq®-7000, particulièrement les ports ACP, HP

FORMATIONS CONNEXES

- Vivado™ High Level Synthesis
- Zynq™ All Programmable SoC : Architecture Système
- Zynq™ All Programmable SoC : Conception Matérielle de Systèmes Embarqués
- Zynq™ All Programmable SoC : Conception Logicielle de Systèmes Embarqués

CONFIGURATIONS

- Configuration logicielle :
 - Xilinx SDSoC Environment 2015.4
- Configuration matérielle :
 - Ordinateur récent (i5 ou i7)
 - Windows 7 64b
 - Minimum 8Go de mémoire vive
 - Résolution d'affichage minimum 1024x768, recommandée 1920x1080
- Pour les formations sur site, prévoir un vidéo projecteur

PARTENAIRES

CHAPITRES

1ER JOUR

- Introduction
- Flow SDSoC {Théorie, Démon, Exercice}
- Bonnes Pratiques {Théorie, Démon}

- Profiling {Théorie, Démon, Exercice}
- Debug {Théorie, Démon, Exercice}
- Estimation des performances {Théorie, Démon, Exercice}
- Appels bloquants et non bloquants de l'accélérateur {Théorie, Exercice}
- Accélérateurs multiples {Théorie, Exercice}

NOTES

- Les supports de cours seront fournis sur papier à chaque participant pendant la formation.

CONTACT

Tel : 05 62 13 52 32

Fax : 05 61 06 72 60

training@mvd-training.com