

FPGA XILINX

VIVADO DESIGN SUITE

FORMATION	PRIX HT	DATES
F_VBASE Conception de FPGA à l'aide de Vivado Design Suite (3j)	2200 €	15 Apr 2019
F_STAXDC Analyse statique de timing (STA) Contraintes de Design Xilinx (XDC) et UltraFast Design Methodologie (3j)	2200 €	11 Mar 2019
F_VADV Utilisation Avancée de Vivado Design Suite (3j)	2200 €	03 Apr 2019
F_PR Reconfiguration Partielle (2j)	1600 €	29 Apr 2019
F_VDES12 Conception de FPGA à l'aide de Vivado Design Suite 1 & 2 (4j)	2900 €	06 Nov 2018

APPROFONDISSEMENT ARCHITECTURES

FORMATION	PRIX HT	DATES
F_US Conception avec les familles Xilinx™ UltraScale et UltraScale+ (2j)	1600 €	14 Mar 2019
F_7SERIE Conception avec les familles Xilinx™ Série-7 (2j)	1600 €	
F_V6 Conception avec la famille Virtex-6 (2j)	Sur site et/ou fonction de la demande	
F_S6 Conception avec la famille Spartan-6 (2j)	Sur site et/ou fonction de la demande	

ISE VERS VIVADO

FORMATION	PRIX HT	DATES
F_V4ISEx Vivado™ Design Suite, XDC avancé et analyse statique de timing pour utilisateurs ISE® (2 en 1) (4j)	2900 €	13 May 2019
F_V4ISE Vivado™ Design Suite pour utilisateurs ISE® Project Navigator (2j)	1600 €	13 May 2019
F_VAXDC4 Vivado™ Design Suite : XDC avancé et analyse statique de timing pour utilisateurs ISE® (2j)	1600 €	15 May 2019

SOC & MPSOC XILINX

SOC ZYNQ-7000®

FORMATION	PRIX HT	DATES
E_ZAHS L'essentiel de la conception embarquée pour les composants Xilinx (4j)	3200 €	12 Feb 2019
E_ZADV Zynq™ : Conception Avancée de Systèmes Embarqués (2j)	1600 €	01 Apr 2019
E_ZSA Zynq™ : Architecture Système (2j)	Sur site et/ou fonction de la demande	
E_HW Zynq™ : Conception Matérielle de Systèmes Embarqués (2j)	Sur site et/ou fonction de la demande	
E_SW Zynq™ : Conception Logicielle de Systèmes Embarqués (2j)	Sur site et/ou fonction de la demande	

MPSOC ZYNQ® ULTRASCALE+™

FORMATION	PRIX HT	DATES
E_ZUPSA Zynq UltraScale+™ MPSoC : Architecture Système (2j)	2000 €	15 Jan 2019
E_ZUPSW Zynq UltraScale+™ MPSoC : Conception Matérielle et Logicielle (2j)	2000 €	17 Jan 2019

OUTILS AVANCÉS

FORMATION	PRIX HT	DATES
SDSoC™		
E_SDSOCx Environnement et méthodologie de développement SDSoC et cours avancé (2 en 1) (3j)	2500 €	08 Jan 2019
E_SDSOC Environnement et méthodologie de développement SDSoC (1j)	1200 €	08 Jan 2019
E_ADVSDS Environnement et méthodologie avancées de développement SDSoC (2j)	2000 €	
Vivado™ HLx		
D_HLS Vivado™ High Level Synthesis (2j)	1600 €	04 Dec 2018 18 Apr 2019
PetaLinux™		
E_PLNX Conception Logicielle de systèmes embarqués avec l'outil Xilinx™ Petalinux (2j)	Sur site et/ou fonction de la demande	

CONNECTIVITÉ

TRANSCEIVERS MULTI-GIGABIT

FORMATION	PRIX HT	DATES
C_TRX Conception avec les Transceivers séries Xilinx (2j)	1600 €	
C_MGTUS Conception avec les Transceivers des FPGA UltraScale (2j)	Sur site et/ou fonction de la demande	
C_MGT Conception avec les I/O Multi-Gigabit Séries (3j)	Sur site et/ou fonction de la demande	

PCI EXPRESS

FORMATION	PRIX HT	DATES
C_PCIE Conception d'un système Logicore PCI-Express (2j)	Sur site et/ou fonction de la demande	

ETHERNET

FORMATION	PRIX HT	DATES
003368A Le bus Ethernet (2j)	Sur site et/ou fonction de la demande	
003367A Ethernet & Switching (4j)	Sur site et/ou fonction de la demande	

TRAITEMENT DU SIGNAL SUR FPGA

FONCTIONS DSP

FORMATION	PRIX HT	DATES
D_ESS Techniques d'Implémentation de fonctions DSP pour FPGA Xilinx™ (2j)		Sur site et/ou fonction de la demande

LANGAGES HDL

VHDL

FORMATION	PRIX HT	DATES
L_VHDL Synthèse logique et simulation VHDL pour Conception de FPGA Xilinx™ (5j)	2500 €	17 Dec 2018 01 Jul 2019