

Atelier : Conception avec AMD Versal™ AI Engine : Démarrage rapide (Langue Francaise) 9h - 17h CET

1 jour - 7 heures

OBJECTIFS

- Au cours de l'événement, on vous présentera la nouvelle plateforme AMD Xilinx Versal ACAP et ses éléments constitutifs qui permettent une mise en œuvre flexible de systèmes accélérés. Les caractéristiques propres aux AI engines et leur mise en œuvre seront abordés. L'objectif est de vous permettre d'identifier l'usage des AI engines vers vos nouvelles applications à Versal.

PRÉREQUIS

- Confort avec le langage de programmation C/C++
- Flux de développement de logiciels
- Logiciel Vitis pour l'accélération du flux de développement des applications

PUBLICS CONCERNÉS

- Techniciens et Ingénieurs en électronique numérique
- Toutes nos formations étant données à distance, sont accessibles aux personnes à mobilité réduite.
- Notre partenaire AGEFIPH nous accompagne pour mettre en place les adaptations nécessaires liées à votre handicap.



NOTES

- Date de version : 13/02/2023

CHAPITRES

JOUR 1

- Vue d'ensemble de l'architecture de Versal ACAP {Lecture}

- Introduction à l'architecture du moteur d'IA Versal {Lecture}
- Mémoire et mouvement des données des AI engines Versal {Lecture}
- Flux d'outils du moteur d'IA Versal {Lecture, Demo}
- Le modèle de programmation {Lecture, Demo}

MOYENS PÉDAGOGIQUES

- Formation Inter-entreprise en ligne:
 - Présentation par Webex de Cisco



- Fourniture de matériel de cours en format PDF

ENCADREMENT

- Formateur agréé AMD : Ingénieur Electronique et Télécommunication ENSIL
 - Expert FPGA AMD - Langage VHDL/Verilog - Design RTL
 - Expert SoC & MPSoC AMD - Langage C/C++ - Design Systèmes
 - Expert DSP & RFSOC AMD - HLS - Matlab - Design DSP RF
 - Expert Versal AMD - Engins AI - Architecte Système Hétérogènes

PC RECOMMANDÉ

- Configuration logicielle :
 - WebEx Cisco

PARTENAIRES



CONTACT

Administratif / Formateur : (+33) 06 74 52 37 89
info@mvd-training.com

