

FPGA XILINX/VHDL

FPGA XILINX

FORMATION	PRIX HT	DATES
Maitrise de la conception des FPGAs		
L_VHDL_5 Synthèse logique et simulation VHDL pour Conception de FPGA Xilinx™ (5j)	2500 €	09 Oct 2017 18 Dec 2017
ISE vers Vivado		
F_V4ISEx Vivado™ Design Suite, XDC avancé et analyse statique de timing pour utilisateurs ISE® (2 en 1) (4j)	2600 €	
F_V4ISE Vivado™ Design Suite pour utilisateurs ISE® Project Navigator (2j)	1450 €	30 Aug 2017
F_VAXDC4 Vivado™ Design Suite : XDC avancé et analyse statique de timing pour utilisateurs ISE® (2j)	1450 €	22 Nov 2017
Vivado		
F_VDM Vivado™ Design Suite : UltraFast Design Methodology (2j)	1450 €	
F_PR Vivado™ Design Suite : reconfiguration partielle (2j)	1450 €	05 Dec 2017
F_VDES12 Conception de FPGA à l'aide de Vivado Design Suite 1 & 2 (4j)	2600 €	
F_VDES1 Conception de FPGA à l'aide de Vivado Design Suite 1 (2j)	1450 €	
F_VDES2 Conception de FPGA à l'aide de Vivado Design Suite 2 (2j)	1450 €	
F_VDES34 Conception de FPGA à l'aide de Vivado Design Suite 3 & 4 (4j)	2600 €	
F_VDES3 Conception de FPGA à l'aide de Vivado Design Suite 3 (2j)	1450 €	
F_VDES4 Conception de FPGA à l'aide de Vivado Design Suite 4 (2j)	1450 €	
F_STAXDC Vivado™ Design Suite : Analyse statique de timing (STA) et Xilinx Design Constraints (XDC) (3j)	1900 €	22 Nov 2017
Vivado HLS		
D_HLS Vivado™ High Level Synthesis (2j)	1450 €	04 Oct 2017
Approfondissement Architectures		
F_US Conception avec les familles Xilinx™ UltraScale et UltraScale+ (2j)	1450 €	26 Oct 2017
F_7SERIE Conception avec les familles Xilinx™ Série-7 (2j)	1450 €	24 Oct 2017
F_V6 Conception avec la famille Virtex-6 (2j)		Sur site et/ou fonction de la demande
F_S6 Conception avec la famille Spartan-6 (2j)		Sur site et/ou fonction de la demande
SoC Zynq		
E_ZAHS Zynq™ All Programmable SoC : Architecture Système, Conception Matérielle et Logicielle (3 en 1) (4j)	2900 €	07 Nov 2017
E_ZSA Zynq™ All Programmable SoC : Architecture Système (2j)	1450 €	12 Sep 2017
E_HW Zynq™ All Programmable SoC : Conception Matérielle de Systèmes Embarqués (2j)	1450 €	12 Sep 2017
E_SW Zynq™ All Programmable SoC : Conception Logicielle de Systèmes Embarqués (2j)	1450 €	14 Sep 2017
E_HWADV Zynq™ All Programmable SoC : Conception Matérielle Avancée de Systèmes Embarqués (2j)	1450 €	12 Dec 2017
E_SWADV Zynq™ All Programmable SoC : Conception Logicielle avancée de Systèmes Embarqués (1j)	900 €	21 Nov 2017
E_PLNX Conception Logicielle de systèmes embarqués avec Xilinx™ Petalinux SDK (2j)		Sur site et/ou fonction de la demande
E_SDSOC Environnement et méthodologie de développement SDSoc (1j)		Sur site et/ou fonction de la demande
MPSoc Zynq UltraScale+		
E_ZUPSA Zynq UltraScale+™ All Programmable MPSoc : Architecture Système (2j)		Sur site et/ou fonction de la demande
E_ZUPHW Zynq UltraScale+™ All Programmable MPSoc : Conception Matérielle (1j)		Sur site et/ou fonction de la demande
E_ZUPSW Zynq UltraScale+™ All Programmable MPSoc : Conception Logicielle de Systèmes Embarqués (2j)		Sur site et/ou fonction de la demande
Spécialité Transceivers Multi-Gigabit		
C_TRX Conception avec les Transceivers séries Xilinx (2j)	1450 €	

FORMATION	PRIX HT	DATES
C_MGTUS Conception avec les Transceivers des FPGA UltraScale (2j)		Sur site et/ou fonction de la demande
C_MGT Conception avec les transceivers Multi-Gigabit Xilinx™ (3j)		Sur site et/ou fonction de la demande
Spécialité PCIe		
C_PCIE Conception d'un système Logicore PCI-Express (2j)		Sur site et/ou fonction de la demande
Spécialités DSP		
D_ESS Techniques d'Implémentation de fonctions DSP pour FPGA Xilinx™ (2j)		Sur site et/ou fonction de la demande
ISE & PlanAhead		
F_ESSPA Conception avec PlanAhead™ (3j)		Sur site et/ou fonction de la demande
F_DFP Optimisation des performances - ISE® (2j)		Sur site et/ou fonction de la demande
F_AFI Implémentation de FPGA - Techniques Avancées - ISE® (2j)		Sur site et/ou fonction de la demande

VHDL

FORMATION	PRIX HT	DATES
003342A VHDL - Initiation au langage (3j)		Sur site et/ou fonction de la demande
003343A VHDL - Méthodologie de conception avancée (3j)		Sur site et/ou fonction de la demande

COEURS

ARM

FORMATION	PRIX HT	DATES
Cortex-A		
005016A Architecture ARMv8 (3j)		Sur site et/ou fonction de la demande
005013A ARM Cortex A72/A53/A57 - Logiciel (4j)		Sur site et/ou fonction de la demande
005017A Introduction à l'architecture ARMv8 (1j)		Sur site et/ou fonction de la demande
005008A ARM Cortex A17/A15/A7 - Conception système (4j)		Sur site et/ou fonction de la demande
005018A Neon (1j)		Sur site et/ou fonction de la demande
005012A ARM Cortex A57 - Conception système (4j)		Sur site et/ou fonction de la demande
005011A ARM Cortex A53 - Conception système (4j)		Sur site et/ou fonction de la demande
004868A ARM Cortex A9/A9MP - Conception système (4j)		Sur site et/ou fonction de la demande
004753A ARM Cortex A8 - Conception système (4j)		Sur site et/ou fonction de la demande
004869A ARM Cortex A5 - Conception système (4j)		Sur site et/ou fonction de la demande
Cortex-R		
005015A ARM Cortex R7 - Conception système (4j)		Sur site et/ou fonction de la demande
005006A ARM Cortex R5 - Conception système (4j)		Sur site et/ou fonction de la demande
004837A ARM Cortex R4/Cortex R4F - Conception système (4j)		Sur site et/ou fonction de la demande
Cortex-M		
005014A ARM Cortex M7 - Software (4j)		Sur site et/ou fonction de la demande
004866A ARM Cortex M4 - Conception système (4j)		Sur site et/ou fonction de la demande
004867A ARM Cortex M4 vs M3 (1j)		Sur site et/ou fonction de la demande
004581A ARM Cortex M3 - Conception système (4j)		Sur site et/ou fonction de la demande
004735A ARM Cortex M1 - Conception système (4j)		Sur site et/ou fonction de la demande
004865A ARM Cortex M0/M0+ - Conception système (2j)		Sur site et/ou fonction de la demande
Legacy		
003772A ARM1176 - Conception système (4j)		Sur site et/ou fonction de la demande
004802A ARM1136 - Conception système (4j)		Sur site et/ou fonction de la demande
002879A ARM 7/9 - Conception système (4j)		Sur site et/ou fonction de la demande
002579A ARM 7/9 - Conception matérielle (4j)		Sur site et/ou fonction de la demande
002580A ARM - Conception logicielle avec RealView (3j)		Sur site et/ou fonction de la demande
004693A ARM RVDS Trace & Simulation (1j)		Sur site et/ou fonction de la demande

MULTICŒUR

FORMATION	PRIX HT	DATES
005007A Architectures Multicœurs (2j)		Sur site et/ou fonction de la demande

MICROCONTRÔLEURS

FREESCALE (P.O.W.E.R. ARCHITECTURE)

FORMATION	PRIX HT	DATES
005032A Mise en oeuvre du MPC5643 L (Leopard) (4j)		Sur site et/ou fonction de la demande
003151A Mise en oeuvre du MPC55xx (4j)		Sur site et/ou fonction de la demande
005010A Mise en oeuvre du MPC555 (4j)		Sur site et/ou fonction de la demande
003199A La programmation eTPU (3j)		Sur site et/ou fonction de la demande

FREESCALE (COEUR ARM)

FORMATION	PRIX HT	DATES
004872A Microcontrôleurs Kinetis (4j)		Sur site et/ou fonction de la demande
004731A Microcontrôleurs i.MX27 (4j)		Sur site et/ou fonction de la demande
004871A Microcontrôleurs i.MX28 (4j)		Sur site et/ou fonction de la demande
004732A Microcontrôleurs i.MX31 (4j)		Sur site et/ou fonction de la demande

ST MICROELECTRONICS

FORMATION	PRIX HT	DATES
004694A Microcontrôleurs STM32 F3/F4 (4j)	2000 €	
004692A Microcontrôleurs STM32 F1/F2 (4j)	2000 €	
004384A Microcontrôleurs STR750F (4j)		Sur site et/ou fonction de la demande
004337A Microcontrôleurs STR9 (4j)		Sur site et/ou fonction de la demande
003728A Microcontrôleurs STR7 (4j)		Sur site et/ou fonction de la demande

NXP

FORMATION	PRIX HT	DATES
004748A Microcontrôleurs NXP LPC21XX/LPC22XX - Implémentation (4j)		Sur site et/ou fonction de la demande

BUS & PROCOLES

BUS

FORMATION	PRIX HT	DATES
003368A Le bus Ethernet (2j)	1500 €	
003367A Ethernet & Switching (4j)	2000 €	
002606A Le bus USB 2.0 (3j)	Sur site et/ou fonction de la demande	

LANGAGES & OS

LANGAGES

FORMATION	PRIX HT	DATES
002603A Langage C pour les applications temps-réel et embarquées (5j)	2000 €	13 Nov 2017

OS

FORMATION	PRIX HT	DATES
004854A RTOS - Systèmes d'exploitation temps-réel et embarqués (3j)	2000 €	
004089A LINUX - Concepts fondamentaux (3j)	Sur site et/ou fonction de la demande	
003154A LINUX - Programmation noyau, Device drivers, BSP (4j)	2200 €	
003346A LINUX - Programmation utilisateur (4j)	Sur site et/ou fonction de la demande	